日本国特許月 BATENT OFFICE

PATENT OFFICE
JAPANESE GOVERNMENT

REC'D 3 0 0CT 1998
WIPO PCT

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

1997年 7月25日

出 願 番 号 Application Number:

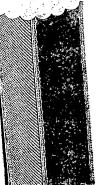
平成 9年特許願第199471号

出 願 人 Applicant (s):

日亜化学工業株式会社



PRIORITY DOCUMENT



1998年 9月18日

特許庁長官 Commissioner, Patent Office 保佐山建福門

出証番号 出証特平10-3075870

【書類名】

特許願

【整理番号】

P97ST10

【提出日】

平成 9年 7月25日

【あて先】

特許庁長官 荒井 寿光 殿

【国際特許分類】

H01L 33/00

【発明の名称】

窒化物半導体発光素子

【請求項の数】

5

【発明者】

【住所又は居所】

徳島県阿南市上中町岡491番地100 日亜化学工業

株式会社内

【氏名】

向井 孝志

【発明者】

【住所又は居所】

徳島県阿南市上中町岡491番地100 日亜化学工業

株式会社内

【氏名】

中村 修二

【特許出願人】

【識別番号】

000226057

【氏名又は名称】

日亜化学工業株式会社

【代表者】

小川 英治

【手数料の表示】

【予納台帳番号】

010526

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

要

【書類名】 明細書

【発明の名称】 窒化物半導体発光素子

【特許請求の範囲】

【請求項1】 基板と活性層との間に、基板側から順にアンドープの第1の窒化物半導体層と、n型不純物がドープされたn導電型の第2の窒化物半導体層と、アンドープの第3の窒化物半導体層とを有し、前記第2の窒化物半導体層にn電極が形成されてなることを特徴とする窒化物半導体発光素子。

【請求項2】 前記第2の窒化物半導体層の抵抗率が8×10⁻³Ω・cm未満であることを特徴とする請求項1に記載の窒化物半導体発光素子。

【請求項3】 前記基板と前記第1の窒化物半導体層との間に、第1の窒化物 半導体層よりも低温で成長されるバッファ層を有することを特徴とする請求項1 または2に記載の窒化物半導体発光素子。

【請求項4】 前記第3の窒化物半導体層の膜厚が0.1μm以下であることを特徴とする請求項1乃至3の内のいずれか1項に記載の窒化物半導体発光素子

【請求項5】 基板と活性層との間に、基板側から順に、抵抗率が高い第1の窒化物半導体層と、n型不純物がドープされて抵抗率が第1の窒化物半導体層よりも小さい第2の窒化物半導体層と、第2の窒化物半導体層よりも抵抗率が小さい第3の窒化物半導体層とを有し、前記第2の窒化物半導体層にn電極が形成されてなることを特徴とする窒化物半導体発光素子。

【発明の詳細な説明】

[0001]

【産業上の利用分野】

本発明は窒化物半導体($In_XAl_YGa_{1-X-Y}N$ 、 $0 \le X$ 、 $0 \le Y$ 、 $X+Y \le 1$)よりなり、発光ダイオード素子、レーザダイオード素子等の発光素子に用いられる窒化物半導体発光素子に関する。

[0002]

【従来の技術】

窒化物半導体は髙輝度純緑色発光LED、青色LEDとして、既にフルカラー

LEDディスプレイ、交通信号灯、イメージスキャナー光源等の各種光源で実用化されている。これらのLED素子は基本的に、サファイア基板上にGaNよりなるバッファ層と、SiドープGaNよりなるn側コンタクト層と、単一量子井戸構造のInGaNよりなる活性層と、MgドープA1GaNよりなるp側クラッド層と、MgドープGaNよりなるp側コンタクト層とが順に積層された構造を有しており、20mAにおいて、発光波長450nmの青色LEDで5mW、外部量子効率9.1%、520nmの緑色LEDで3mW、外部量子効率6.3%と非常に優れた特性を示す。

[0003]

また、本出願人はこの材料を用いてパルス電流下、室温での410nmのレーザ発振を世界で初めて発表した{例えば、Jpn.J.Appl.Phys.35(1996)L74、Jpn.J.Appl.Phys.35(1996)L217等}。このレーザ素子は、InGaNを用いた多重量子井戸構造(MQW:Multi-Quantum-Well)の活性層を有するダブルヘテロ構造を有し、パルス幅2μs、パルス周期2msの条件で、閾値電流610mA、閾値電流密度8.7kA/cm²、410nmの発振を示す。また、本出願人は室温での連続発振にも初めて成功し、発表した。{例えば、日経エレクトロニクス 1996年12月2日号技術速報、Appl.Phys.Lett.69(1996)3034-、Appl.Phys.Lett.69(1996)4056-等}、このレーザ素子は20℃において、閾値電流密度3.6kA/cm²、閾値電圧5.5 V、1.5 mW出力において、27時間の連続発振を示す

[0004]

【発明が解決しようとする課題】

このように窒化物半導体はLEDで既に実用化され、LDでは数十時間ながら連続発振にまで至っているが、LEDを例えば照明用光源、直射日光の当たる屋外ディスプレイ等にするためにはさらに出力の向上が求められている。またLDでは閾値を低下させて長寿命にし、光ピックアップ等の光源に実用化するためには、よりいっそうの改良が必要である。また前記LED素子は20mAにおいてVfが3.6V近くある。Vfをさらに下げることにより、素子の発熱量が少なくなって、信頼性が向上する。またレーザ素子では閾値における電圧を低下させ

ることは、素子の寿命を向上させる上で非常に重要である。本発明はこのような事情を鑑みて成されたものであって、その目的とするところは、主としてLED、LD等の窒化物半導体素子の出力を向上させると共に、Vfを低下させて素子の信頼性を向上させることにある。

[005]

【課題を解決するための手段】

本発明の窒化物半導体素子は、基板と活性層との間に、基板側から順にアンドープの第1の窒化物半導体層と、n型不純物がドープされたn導電型の第2の窒化物半導体層と、アンドープの第3の窒化物半導体層とを有し、前記第2の窒化物半導体層にn電極が形成されてなることを特徴とする。なお本発明でアンドープの窒化物半導体層とは意図的に不純物をドープしない窒化物半導体層を指し、例えば原料に含まれる不純物、反応装置内のコンタミネーション、意図的に不純物をドープした他の層からの意図しない拡散により不純物が混入した層も本発明ではアンドープと定義する。

[0006]

また前記第2の窒化物半導体層の抵抗率は $8\times10^{-3}\Omega$ ・cm未満であることを特徴とする。第2の窒化物半導体層の抵抗率が $8\times10^{-3}\Omega$ ・cm以上になると、V f があまり低下しなくなる傾向にある。抵抗率の好ましい範囲は $6\times10^{-3}\Omega$ ・cm以下、さらに好ましくは $4\times10^{-3}\Omega$ ・cm以下である。下限は特に限定しないが、 $1\times10^{-5}\Omega$ ・cm以上に調整することが望ましい。第2の窒化物半導体層を単層で形成する場合、下限値は $1\times10^{-3}\Omega$ ・cm以上、一方、第2の窒化物半導体層を超格子層で構成する場合には $1\times10^{-5}\Omega$ ・cm以上に調整することが望ましい。なお超格子層とは膜厚100オングストローム以下、さらに好ましくは70オングストローム、最も好ましくは50オングストローム以下の窒化物半導体層を積層した多層膜構造を指す。下限値よりも低抵抗にすると、Si、Geの不純物量が多くなりすぎて、窒化物半導体の結晶性が悪くなる傾向にある。

[0007]

さらに、前記基板と前記第1の窒化物半導体層との間に、第1の窒化物半導体層よりも低温で成長されるバッファ層を有することを特徴とする。このバッファ

層は例えばA1N、GaN、A1GaN等を400℃~900℃において、0. 5μm以下の膜厚で成長させることができ、基板と窒化物半導体との格子不整合 を緩和、あるいは第1の窒化物半導体層を結晶性よく成長させるための下地層と して作用する。

100081

さらにまた、第3の窒化物半導体層の膜厚が0.1μm以下であることを特徴とする。第3の窒化物半導体層の好ましい膜厚は500オングストローム、さらに好ましくは200オングストローム以下に調整する。下限は特に限定しないが10オングストローム以上に調整することが望ましい。第3の窒化物半導体層はアンドープの層であり、抵抗率が通常1×10⁻¹Ω・cm以上と高いため、この層を厚膜の層で成長すると逆にVfが低下しにくい傾向にある。

また、本発明の窒化物半導体発光素子は、基板と活性層との間に、基板側から順に、抵抗率が高い第1の窒化物半導体層と、n型不純物がドープされて抵抗率が第1の窒化物半導体層よりも小さい第2の窒化物半導体層と、第2の窒化物半導体層よりも抵抗率が小さい第3の窒化物半導体層とを有し、前記第2の窒化物半導体層にn電極が形成されてなることを特徴とする。第1及び第3の窒化物半導体層の抵抗率は0.2Ω・cmよりも大きくし、第2の窒化物半導体層の抵抗率は8×10⁻³Ω・cmよりも小さくすることが望ましい。

[0010]

【発明の実施の形態】

本発明の発光素子では活性層と基板との間に少なくとも3層構造を有する窒化物半導体層を有している。まず第1の窒化物半導体層はn型不純物を含む第2の窒化物半導体層を結晶性よく成長させるためにアンドープとしている。この層に意図的に不純物をドープすると、結晶性が悪くなって、第2の窒化物半導体層を結晶性良く成長させることが難しい。次に第2の窒化物半導体層はn型不純物をドープして、抵抗率が低く、キャリア濃度が高いn電極を形成するためのコンタクト層として作用している。従って第2の窒化物半導体層の抵抗率はn電極材料と好ましいオーミック接触を得るためにできるだけ小さくすることが望ましく、

好ましくは8×10⁻³Ω・cm未満とする。次に第3の窒化物半導体層もアンドープとする。この層をアンドープとするのは、抵抗率が小さくキャリア濃度の大きい第2の窒化物半導体層は結晶性があまり良くない。この上に直接、活性層、クラッド層等を成長させると、それらの層の結晶性も悪くなるために、その間にアンドープの結晶性の良い第3の窒化物半導体を介在させることにより、活性層を成長させる前のバッファ層として作用する。さらに抵抗率の比較的高いアンドープの層を活性層と第2の窒化物半導体層との間に介在させることにより、素子のリーク電流を防止し、逆方向の耐圧を高くすることができる。なお、第2の窒化物半導体層のキャリア濃度は3×10¹⁸/cm³よりも大きくなる傾向にある。また活性層はInを含むアンドープの窒化物半導体、好ましくはInGaNよりなる井戸層を有する単一量子井戸構造、若しくは多重量子井戸構造とすることが望ましい。n型不純物としては第4族元素が挙げられるが、好ましくはSi若しくはGe、さらに好ましくはSiを用いる。

[0011]

【実施例】

「実施例1]

図1は本発明の一実施例に係るLED素子の構造を示す模式的な断面図であり、以下この図を元に、本発明の素子の製造方法について述べる。

[0012]

[0013]

(バッファ層2)

続いて、温度を510℃まで下げ、キャリアガスに水素、原料ガスにアンモニアとTMG(トリメチルガリウム)とを用い、基板1上にGaNよりなるバッフ

ァ層2を約200オングストロームの膜厚で成長させる。

[0014]

(第1の窒化物半導体層3)

[0015]

(第2の窒化物半導体層4)

続いて1050℃で、同じく原料ガスにTMG、アンモニアガス、不純物ガスにシランガスを用い、SiドープGa Nよりなる第2の窒化物半導体層3を3 μ mの膜厚で成長させる。この第2の窒化物半導体層3も第1の窒化物半導体層と同様に、 $In_XA1_YGa_{1-X-Y}N$ ($0 \le X$ 、 $0 \le Y$ 、 $X+Y \le 1$) で構成でき、その組成は特に問うものではないが、好ましくはGa N、X値が0. 2以下の $A1_XGa_{1-X}N$ とすると結晶欠陥の少ない窒化物半導体層が得られやすい。膜厚は特に問うものではないが、n電極を形成する層であるので1 μ m以上の膜厚で成長させことが望ましい。なお素子構造にしない別のサファイア基板を用い、同様にして第2の窒化物半導体層まで成長させたウェーハを用意し、この第2の窒化物半導体層の抵抗率を測定すると 5×10^{-3} Ω · cmであった。

[0016]

またこの第2の窒化物半導体層は、互いにバンドギャップエネルギーが異なる 2種類の窒化物半導体層が積層されてなるか、若しくは同一組成の窒化物半導体 層が積層されてなる超格子構造としても良い。超格子層にすると第2の窒化物半 導体層の移動度が大きくなって抵抗率がさらに低下するため、特に発光効率の高い素子が実現できる。超格子構造とする場合には超格子を構成する窒化物半導体層の膜厚は100オングストローム以下、さらに好ましくは70オングストローム以下、最も好ましくは50オングストローム以下に調整する。さらに超格子構造の場合、超格子を構成する窒化物半導体層にSi、Geを変調ドープしても良い。変調ドープとは、超格子層を構成する窒化物半導体層の互いに不純物濃度が異なることを指し、この場合、一方の層は不純物をドープしない状態、つまりアンドープでもよい。好ましくは第2の窒化物半導体層を互いにバンドギャップエネルギーの異なる層を積層した超格子構造として、バンドギャップエネルギーが大きい窒化物半導体層にSi、Geを多くドープしすることが望ましい。なお変調ドープする場合には、不純物濃度美は1桁以上とすることが望ましい。

[0017]

(第3の窒化物半導体層5)

次にシランガスのみを止め、1050℃で同様にしてアンドープGaNよりなる第3の窒化物半導体層5を100オングストロームの膜厚で成長させる。この第3の窒化物半導体層5もInχAlγGa_{1-X-Y}N(0≦X、0≦Y、X+Y≦1)で構成でき、その組成は特に問うものではないが、好ましくはGaN、X値が0.2以下のAlχGa_{1-X}N、またはY値が0.1以下のInγGa_{1-Y}Nとすると結晶欠陥の少ない窒化物半導体層が得られやすい。InGaNを成長させると、その上にA1を含む窒化物半導体を成長させる場合に、A1を含む窒化物半導体層にクラックが入るのを防止することができる。なお第2の窒化物半導体層を単一の窒化物半導体で成長させる場合、第1の窒化物半導体層と、第2の窒化物半導体層と、第3の窒化物半導体層とは同一組成の窒化物半導体を成長させることが望ましい。

[0018]

(活性層 6)

次に、温度を800℃にして、キャリアガスを窒素に切り替え、TMG、TM I (トリメチルインジウム)、アンモニアを用いアンドープ I n 0.4 G a 0.6 N 層 を30オングストロームの膜厚で成長させて単一量子井戸構造を有する活性層 6 を成長させる。

[0019]

(p側クラッド層7)

[0020]

(p側コンタクト層8)

続いて1050℃で、TMG、アンモニア、Cp2Mgを用い、Mgを 1×10^{20} / cm^3 ドープしたp型GaNよりなるp側コンタクト層8を0.1 μ mo膜厚で成長させる。p側コンタクト層8も $In_XA1_YGa_{1-X-Y}N$ ($0 \le X$ 、 $0 \le Y$ 、 $X+Y \le 1$)で構成でき、その組成は特に問うものではないが、好ましくはGa Nとすると結晶欠陥の少ない窒化物半導体層が得られやすく、またp電極材料と好ましいオーミック接触が得られやすい。

[0021]

反応終了後、温度を室温まで下げ、さらに窒素雰囲気中、ウェーハを反応容器 内において、700℃でアニーリングを行い、p型層をさらに低抵抗化する。

[0022]

アニーリング後、ウェーハを反応容器から取り出し、最上層のp側コンタクト層8の表面に所定の形状のマスクを形成し、RIE(反応性イオンエッチング)装置でp側コンタクト層側からエッチングを行い、図1に示すように第2の窒化物半導体層4の表面を露出させる。

[0023]

エッチング後、最上層にあるp側コンタクト層のほぼ全面に膜厚200オングストロームのNiとAuを含む透光性のp電極9と、そのp電極9の上にボンデ

ィング用のAuよりなるpパッド電極 $10 \times 0.5 \mu$ mの膜厚で形成する。一方エッチングにより露出させた第2の窒化物半導体層4の表面にはWとA1を含む n電極11を形成する。最後にp電極9の表面を保護するためにSiO $_2$ よりなる絶縁膜12を図1に示すように形成した後、ウェーハをスクライブにより分離 して 350μ m角のLED素子とする。

[0024]

このLED素子は順方向電圧20mAにおいて、520nmの純緑色発光を示し、サファイア基板上にGaNよりなるバッファ層と、SiドープGaNよりなるn側コンタクト層と、単一量子井戸構造のInGaNよりなる活性層と、MgドープA1GaNよりなるp側クラッド層と、MgドープGaNよりなるp側コンタクト層とが順に積層された従来の緑色発光LEDに比較して、20mAにおけるVfで0.1~0.2V、出力で5%~10%向上させることができた。

[0025]

「実施例2]

図2は本発明の他の実施例に係るレーザ素子の構造を示す模式的な断面図であり、レーザ光の共振方向に垂直な方向で素子を切断した際の構造を示すものである。以下この図面を元に実施例2について説明する。

[0026]

サファイア (C面)よりなる基板20の上に、実施例1と同様にしてバッファ 層21を200オングストロームの膜厚で成長させる。

[0027]

(第1の窒化物半導体層22)

バッファ層20成長後、温度を1020℃まで上昇させ、1020℃において、アンドープGaNよりなる第1の窒化物半導体層22を5μmの膜厚で成長させる。

[0028]

(第2の窒化物半導体層23)

続いて、1020℃で不純物ガスにシランガスを用い、Siをドープしたn型 GaNよりなる第2の窒化物半導体層を3μmの膜厚で成長させる。この第2の 窒化物半導体層の抵抗率も $5 \times 10^{-3} \Omega \cdot cm$ であった。

[0029]

(第3の窒化物半導体層24)

次に、温度を800℃にして、TMG、TMI、アンモニアを用い、アンドープ $In_{0.05}$ $Ga_{0.95}$ N よりなる第3 の窒化物半導体層24 を100 オングストロームの膜厚で成長させる。

____[-0-0-3-0-]____

(n側クラッド層25)

次に温度を1020℃にして、原料ガスにTMA、TMG、N H_3 、Si H_4 を用い、Si $e_1 \times 10^{17}$ /cm 3 ドープしたn型A $1_{0.25}$ Ga $_{0.75}$ N層40オングストロームと、アンドープGaN層40オングストロームとを交互に40層ずつ積層した超格子構造よりなるn側クラッド層を成長させる。このn側クラッド層はキャリア閉じ込め層及び光閉じ込め層して作用する。

[0031]

(n側光ガイド層26)

続いて、1020℃でSiを 1×10^{19} /cm 3 ドープしたn型GaNよりなるn側光ガイド層26を 0.2μ mの膜厚で成長させる。このn側光ガイド層26は、活性層の光ガイド層として作用し、GaN、InGa Nを成長させることが望ましく、通常100オングストローム $\sim 5 \mu$ m、さらに好ましくは200オングストローム $\sim 1 \mu$ mの膜厚で成長させることが望ましい。このn側光ガイド層はアンドープでも良い。

[0032]

(活性層27)

温度を800℃にして、まずSiドープIn0.2Ga0.8Nよりなる井戸層を25オングストロームの膜厚で成長させる。次にTMIのモル比を変化させるのみで同一温度で、SiドープIn0.01Ga0.95Nよりなる障壁層を50オングストロームの膜厚で成長させる。この操作を2回繰り返し、最後に井戸層を積層した多重量子井戸構造とする。

[0033]

(p側キャップ層28)

次に、温度を1020℃にして、TMG、TMA、アンモニア、Cp2Mgを用い、活性層よりもバンドギャップエネルギーが大きい、Mgを1×10²⁰/cm³ドープしたA10.3Ga0.7Nよりなるp側キャップ層28を300オングストロームの膜厚で成長させる。このp側キャップ層28は好ましくはp型とするが、膜厚が薄いため、n型不純物をドープしてキャリアが補償されたi型としても良い。p側キャップ層28の膜厚は0.1μm以下、さらに好ましくは500オングストローム以下に調整する。0.1μmより厚い膜厚で成長させると、p側キャップ層28中にクラックが入りやすくなり、結晶性の良い窒化物半導体層が成長しにくいからである。またキャリアがこのエネルギーバリアをトンネル効果により通過できなくなる。A1の組成比が大きいA1GaN程薄く形成するとLD素子は発振しやすくなる。例えば、Y値が0.2以上のA1γGa1-γNであれば500オングストローム以下に調整することが望ましい。p側キャップ層28の膜厚の下限は特に限定しないが、10オングストローム以上の膜厚で形成することが望ましい。

[0034]

(p側光ガイド層29)

続いて、1020℃で、Mgを 1×10^{18} / cm^3 ドープしたGaNよりなるp 側光ガイド層26を 0.2μ mの膜厚で成長させる。このp 側光ガイド層29は、n 側光ガイド層26と同じく、活性層の光ガイド層として作用し、GaN、In GaNを成長させることが望ましく、通常100オングストローム $\sim 5 \mu$ m、さらに好ましくは200オングストローム $\sim 1 \mu$ mの膜厚で成長させることが望ましい。なおこのp 側光ガイド層は、p 型不純物をドープしたが、アンドープの窒化物半導体で構成することもできる。

[0035]

(p側クラッド層30)

続いて、1020 ℃においてM g を 1×10^{20} / cm 3 ドープした p 型 A 10.25 G a 0.75 N 層 4 O オングストロームと、アンドープ G a N 層 4 O オングストロームとを交互に 4 O 層 ずつ 積層した 超格子 構造よりなる p 側 クラッド 層 3 O を成長

させる。このp側クラッド層はn側クラッド層と同じくキャリア閉じ込め層及び 光閉じ込め層して作用し、特にp側クラッド層側を超格子とすることにより、p 層の抵抗が下がり閾値がより低下しやすい傾向にある。

[0036]

(p側コンタクト層31)

最後に、p 側クラッド層30 の上に、1050 \mathbb{C} でM g を 2×10^{20} / cm^3 ドープした G -a N よりなる p 側コンタクト層 3-1 を 1-5-0 オングストロームの膜厚で成長させる。

[0037]

反応終了後、温度を室温まで下げ、さらに窒素雰囲気中、ウェーハを反応容器 内において、700℃でアニーリングを行い、p型不純物がドープされた層をさ らに低抵抗化する。

[0038]

アニーリング後、ウェーハを反応容器から取り出し、図2に示すように、RIE装置で最上層のp側コンタクト層31と、p側クラッド層30とをエッチングして、4μmのストライプ幅を有するリッジ形状とする。特に活性層よりも上にあるA1を含む窒化物半導体層以上の層をリッジ形状とすることにより、活性層の発光がリッジ下部に集中して、横モードが単一化しやすく、閾値が低下しやすい。リッジ形成後、リッジ表面にマスクを形成し、図2に示すように、ストライプ状のリッジに対して左右対称にして、n電極34を形成すべき第2の窒化物半導体層23の表面を露出させる。

[0039]

次にp側コンタクト層31のリッジ最上層のほぼ全面にNiとAuよりなるp電極32を形成する。一方、TiとAlよりなるn電極34をストライプ状の第2の窒化物半導体層23のほぼ全面に形成する。なおほぼ全面とは80%以上の面積をいう。このようにp電極32に対して左右対称に第2の窒化物半導体層23を露出させて、その第2の層23のほぼ全面にn電極を設けることも、閾値を低下させる上で非常に有利である。さらに、—p電極とn電極との間にSiO2よりなる絶縁膜35を形成した後、その絶縁膜35を介してp電極32と電気的に

接続したAuよりなるpパッド電極33を形成する。

[0040]

以上のようにして、n電極とp電極とを形成したウェーハを研磨装置に移送し、ダイヤモンド研磨剤を用いて、窒化物半導体を形成していない側のサファイア <u>基板20をラッピングし、基板の厚さを50μmとする。ラッピング後、さらに</u> 細かい研磨剤で1μmポリシングして基板表面を鏡面状とする。

[0041]

基板研磨後、研磨面側をスクライブして、ストライプ状の電極に垂直な方向でバー状に劈開し、劈開面に共振器を作製する。共振器面にSi〇2とTi〇2よりなる誘電体多層膜を形成し、最後にp電極32に平行な方向で、バーを切断してレーザ素子とする。この素子をヒートシンクに設置して室温でレーザ発振を試みたところ、室温において、閾値電流密度2.5 k A / cm²、閾値電圧4.0 Vで、発振波長405 n mの連続発振が確認され、500時間以上の寿命を示し、従来の窒化物半導体レーザ素子に比較して10倍以上寿命が向上した。

[0042]

[実施例3]

実施例1において、第3の窒化物半導体層5成長時に、温度を800 \mathbb{C} にして TMG、TMI、アンモニアを用い、アンドープ1n $_{0.05}$ Ga $_{0.95}$ N層を200 オングストロームの膜厚で成長させる他は実施例1と同様にしてLED素子を得たところ、実施例1とほぼ同等の特性を有する素子が得られた。

[0043]

【発明の効果】

以上説明したように、本発明の素子では、活性層と基板との間にあるアンドープの第1の窒化物半導体層で、n型不純物がドープされた第2の窒化物半導体の結晶性を維持するように成長できるので、次にn型不純物をドープした第2の窒化物半導体層が結晶性よく厚膜で成長できる。さらにアンドープの第3の窒化物半導体がその層の上に成長させる窒化物半導体層のための結晶性の良い下地層となる。そのため第2の窒化物半導体層の抵抗率を低下できて、キャリア濃度が上がるために、非常に効率の良い窒化物半導体素子を実現することができる。この

ように本発明によれば、Vf、閾値の低い発光素子が実現できるため、素子の発 熱量も少なくなり、信頼性が向上した素子を提供することができる。

【図面の簡単な説明】

【図1】 本発明の一実施例に係るLED素子の構造を示す模式断面図。

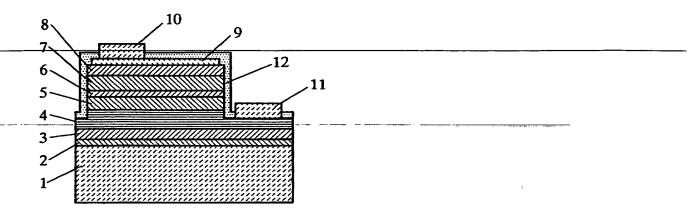
【図2】 本発明の他の実施例に係るレーザ素子の構造を示す模式断面図。

【符号の説明】

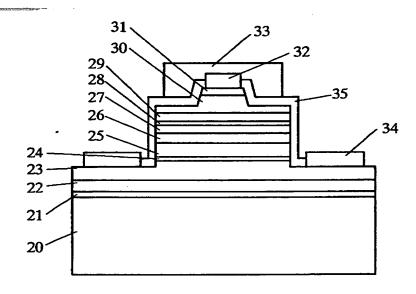
- 2、21・・・バッファ層
- 3、22・・・第1の窒化物半導体層
- 4、23・・・第2の窒化物半導体層
- 5、24・・・第3の窒化物半導体層
- 6、27・・・活性層
- 7、30・・・p側クラッド層
- 8、31・・・p側コンタクト層
- 25・・・n側光ガイド層
- 26・・・n側クラッド層
- 28・・・p側キャップ層
- 29・・・p側光ガイド層
- 9、32···p電極
- 10、33·・・pパッド電極
- 11、34···n電極
- 35・・・絶縁膜

【書類名】 図面

【図1】



【図2】



【書類名】 要約書

【要約】

【目的】 主としてLED、LD等の窒化物半導体素子の出力を向上させると共に、Vfを低下させて素子の信頼性を向上させる。

【構成】 基板と活性層との間に、基板側から順にアンドープの第1の窒化物 半導体層と、n型不純物がドープされたn導電型の第2の窒化物半導体層と、ア ンドープの第3の窒化物半導体層とを有し、前記第2の窒化物半導体層にn電極 が形成されている。第1の窒化物半導体層はアンドープであるので結晶性の良い 下地層となり、n型不純物を結晶性良く成長でき、第3の窒化物半導体層は同じ くアンドープであるので、第3の窒化物半導体層が結晶性の良い下地層となる。

【選択図】 図1

【書類名】

職権訂正データ

【訂正書類】

特許願

<認定情報・付加情報>

【特許出願人】

申請人

【識別番号】

000226057

【住所又は居所】

徳島県阿南市上中町岡491番地100

【氏名又は名称】

日亜化学工業株式会社

出願人履歴情報

識別番号

[000226057]

1. 変更年月日 19

1990年 8月18日

[変更理由] 新

新規登録 徳島県阿南市上中町岡491番地100

住 所 德島県阿南市上中町岡 氏 名 日亜化学工業株式会社

1